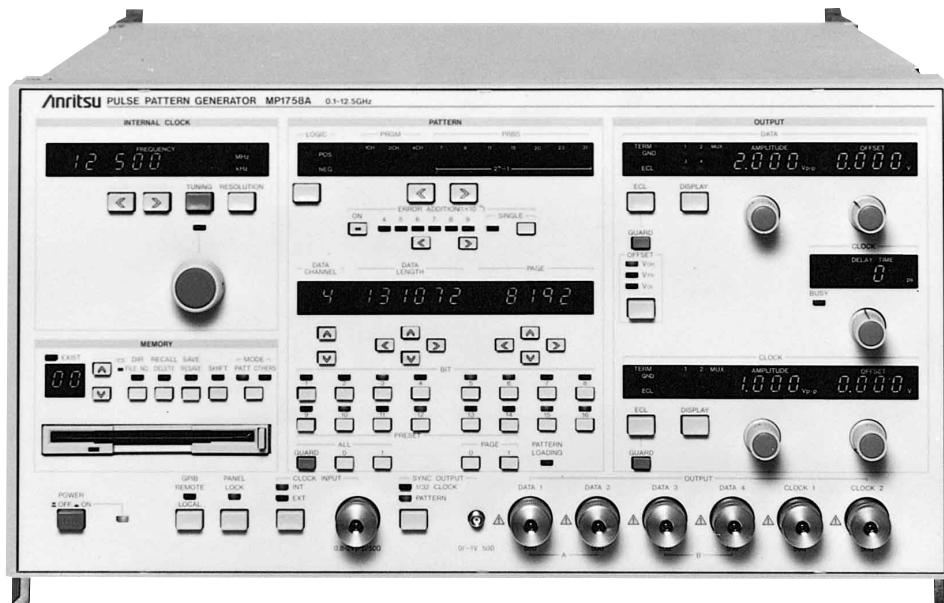


MP1758A

パルスパターン発生器

100 MHz ~ 12.5 GHz (4チャンネル)



4チャンネル出力(独立可変)

最長 $2^{31} - 1$ ビットのPRBSを発生

シンセサイズドクロックソースを内蔵

MP1758Aは、4チャンネルのデータ出力と2チャンネルのクロック出力を装備しています。発生パターンは、プログラマブルと擬似ランダムとの2種類です。プログラマブルパターンは、1チャンネルごとに最大128Kビット長を発生。また、擬似ランダムパターンは、周期が $2^7 - 1$ から $2^{31} - 1$ まで7種類のパターンを、各チャンネル間で1/4周期ずつの位相差を持って発生します。

データ/クロック出力の振幅・オフセット電圧を、チャンネルごと独立に設定できます。設定範囲は、振幅が0.5 ~ 2.0 Vp-p、オフセット電圧が - 2.0 ~ +2.0 V_{OH}、データとクロック出力間の遅延量が - 500 ~ +500 psです。

規格

動作周波数	0.1 ~ 12.5 GHz(内部/外部クロック)
外部クロック	入力レベル：0.8 ~ 2.0 Vp-p, 入力波形：正弦波(500 MHz以上)または矩形波, 入力コネクタ：APC-3.5
内部クロック	周波数設定分解能：1 kHz, 1 MHz 基準信号：10 MHz(内部/外部の切替可能)
発生パターン	擬似ランダムパターン： $2^n - 1$ (n=7, 9, 11, 15, 20, 23, 31) プログラマブルパターン：最大128 Kbit x 4 CH 論理反転：あり 誤り挿入(誤り率)： 10^{-n} (n=4, 5, 6, 7, 8, 9)およびシングル
データ出力	出力波形：NRZ, 出力数：4系統(CH1, CH2, CH3, CH4), 振幅：0.5 ~ 2.0 Vp-p (10 mVステップ)*1, オフセット電圧：-2.0 ~ +2.0 V _{OH} (5 mVステップ)*1, ECL終端：あり, 負荷インピーダンス：50 Ω , コネクタ：APC-3.5
クロック出力	出力数：2系統(CLOCK1, CLOCK2), 振幅：0.5 ~ 2.0 Vp-p (10 mVステップ)*1, オフセット電圧：-2.0 ~ +2.0 V _{OH} (5 mVステップ)*1, 可変ディレイ：-500 ~ +500 ps (1 psステップ), ECL終端：あり, 負荷インピーダンス：50 Ω , コネクタ：APC-3.5
同期出力	出力数：1系統(1/32クロック出力, パターン同期出力切替), 振幅：0/ -1 V, 負荷インピーダンス：50 Ω , コネクタ：SMA
制御	制御インタフェース：GPIO, パラレル パラメータメモリ： 3.5インチFD (MS-DOSコンパチブル)*2
動作温度範囲	426(W) x 221(H) x 450(D) mm, 37kg以下
寸法・質量	15 ° ~ 35

*1：各チャンネル独立

*2：MS-DOSは米国マイクロソフト社の登録商標です。

オーダーリング・インフォメーション

ご契約にあたっては、型名・記号、品名、数量をご指定ください。

型名・記号	品名
MP1758A	- 本体 - パルスパターン発生器
F0087	- 標準付属品 - ヒューズ, 10 A : 2個
J0491	シールド付電源コード, 2.5 m : 1本
J0008	GPIOケーブル, 2 m : 1本
J0496	変換コネクタ(APC3.5-J・APC3.5-J) : 7個
J0696A	測定用同軸ケーブル(SMA-P・SMA-P), 0.5 m : 6本
J0696B	測定用同軸ケーブル(SMA-P・SMA-P), 0.8 m : 1本
J0515	測定用同軸ケーブル(SMA-P・SMA-P), 1.0 m, (同期出力用) : 1本
Z0168	3.5インチフロッピーディスク(2HD) : 2枚
W0926AW	MP1758A 取扱説明書 : 1部
W0927AW	MP1758A GPIO取扱説明書 : 1部
J0500A	- 応用部品 - セミリジットケーブル(SMA-P・SMA-P), 0.5 m
MB24B	移動台車(20 A 電源コード, プラグ付)
J0007	GPIOケーブル, 1 m