

## **製品紹介**

**MG3681A 用**

**MX368041A/B**

**W-CDMA ソフトウェア**

**MX368041A/B-10**

**3GPP Release 5 シグナルパターン**

**MX368041A/B-11**

**HSDPA シグナルパターン**

**アップデートニュース**

**アンリツ株式会社**



|                       |                                       |
|-----------------------|---------------------------------------|
| <b>MX368041A/B</b>    | <b>W-CDMA ソフトウェア (MG3681A 用)</b>      |
| <b>MX368041A/B-10</b> | <b>3GPP Release 5 シグナルパターン (販売中止)</b> |
| <b>MX368041A/B-11</b> | <b>HSDPA シグナルパターン</b>                 |
|                       | <b>アップデートニュース</b>                     |

3GPP スタンダードに基づいたベーシックなシグナルパターンファイルが MX368041A/B ソフトウェアに収録されています。また、Release 5 に基づいた豊富なシグナルパターンファイルが MX368041A/B-10 および MX368041A/B-11 でパッケージされています。3GPP スタンダードの改訂に伴い、シグナルパターンファイルはアップデートされます。

本書は、既に MG3681A+MU368040A+MX368041A/B (+ MX368041A/B-10/11) をお持ちのお客様に、MX368041A/B ソフトウェアと MX368041A/B-10/11 の下記コンテンツを紹介します。

- バージョンアップ ヒストリー
- Version の確認方法
- アップグレード方法
- PC メモリカード内ファイル構成
- シグナルパターンリスト

MX368041A/B バージョンアップ ヒストリー

| Version | Release<br>(yyyy.mm.dd) | コンテンツ                                                                                                                                                                                                                                                                          |     |     |     |     |
|---------|-------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----|-----|-----|-----|
| 2.11    | 2005.1.11               | <b>パッチ</b> <ul style="list-style-type: none"><li>● メモリの空き容量が足りない状態で波形をロードした時、ロードが成功したように見えるが実際はその波形を選択すると正常な信号が出力されないため、メモリの空き容量が足りない時にはエラー表示を行い、波形をロードしないように訂正。</li></ul>                                                                                                     |     |     |     |     |
| 2.10    | 2004. 3. 1              | <b>パッチ</b> <ul style="list-style-type: none"><li>● DCH TrCH におけるトランスポートブロック 2 以上, Convolutional coding 1/3, 1/2 に設定時の Puncturing ビット長の訂正<br/>* 別ページに詳細</li></ul>                                                                                                               |     |     |     |     |
| Service | 2004. 1.15              | <b>シグナルパターン(3GPP 2003-09/12)</b> <ul style="list-style-type: none"><li>● BS Test Models の Scrambling code の訂正<br/>キャリア: <table><tr><td>fc1</td><td>fc2</td><td>fc3</td><td>fc4</td></tr></table><br/>Scrambling code: 0, 1, 2, 3 [HEX]<br/>↓<br/>0, 10, 20, 30 [HEX]</li></ul> | fc1 | fc2 | fc3 | fc4 |
| fc1     | fc2                     | fc3                                                                                                                                                                                                                                                                            | fc4 |     |     |     |
| 2.09    | 2003. 6.10              | <b>ファームウェア改良</b> <ul style="list-style-type: none"><li>● MX368041A/B-10 内マルチキャリアシグナルパターン選択時の ACLR 改善</li></ul>                                                                                                                                                                 |     |     |     |     |
| 2.08    | 2002. 8.28              | <b>MX368041B リリース</b> <ul style="list-style-type: none"><li>● MX368041A は MX368041B と同じバージョン番号</li></ul>                                                                                                                                                                       |     |     |     |     |
| 2.06    | 2002. 5.30              | <b>パッチ</b> <ul style="list-style-type: none"><li>● DL RMC for BTFD の DTX 付加の設定時における信号出力の訂正<br/>* 別ページに詳細</li></ul>                                                                                                                                                             |     |     |     |     |
| Service | 2002. 3.20              | <b>シグナルパターン(3GPP 2001-12)</b> <ul style="list-style-type: none"><li>● BS Test Models S-CCPCH の TFCI ビット(オール"1")の規定 ("0"から訂正)</li></ul>                                                                                                                                         |     |     |     |     |
| 2.05    | 2002. 1. 9              | <b>オプション追加</b> <ul style="list-style-type: none"><li>● MG3681A-42 RF ハイレベル出力による最大出力レベル+8dB ゲインシグナルパターン(3GPP 2001-09)</li><li>● OCNS パラメータの改訂</li><li>● BS Test Models パラメータの改訂</li><li>● BS Test Models マルチキャリア信号の規定</li><li>● UE 受信試験用 Downlink 干渉信号の規定</li></ul>             |     |     |     |     |

|      |            |                                                                                                                                                      |
|------|------------|------------------------------------------------------------------------------------------------------------------------------------------------------|
| 2.04 | 2001. 7.31 | <b>拡張ユニット追加</b> <ul style="list-style-type: none"> <li>MU368060A AWGN ユニットによる AWGN 合成出力<br/>シグナルパターン(3GPP 2001-06)</li> <li>OCNS パラメータの改訂</li> </ul> |
| 2.03 | 2001. 5.21 | <b>アップグレード CD-ROM (W-CDMA リアルタイム発生用)</b><br><b>シグナルパターン(3GPP 2001-03)</b>                                                                            |

#### MX368041A/B-10 バージョンアップ ヒストリー

| Version | Release<br>(yyyy.mm.dd) | コンテンツ                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
|---------|-------------------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|--------|--------|-------|--------|----------|-------|--------|--------|---------|--------|--------|-------|--------|----------|-------|--------|--------|
| 1.02    | 2004. 3. 1              | <b>シグナルパターン(3GPP 2003-12)</b> <ul style="list-style-type: none"> <li>BS Test Models の SCH パワーレベルの訂正 <ul style="list-style-type: none"> <li>- Test Model 1    2 キャリア <table> <tr> <td>P-CCPCH</td><td>-10 dB</td><td>-10 dB</td></tr> <tr> <td>P-SCH</td><td>-16 dB</td><td>⇒ -13 dB</td></tr> <tr> <td>S-SCH</td><td>-16 dB</td><td>-13 dB</td></tr> </table> </li> <li>- Test Model 5    シングルキャリア, 2 キャリア <table> <tr> <td>P-CCPCH</td><td>-11 dB</td><td>-11 dB</td></tr> <tr> <td>P-SCH</td><td>-17 dB</td><td>⇒ -14 dB</td></tr> <tr> <td>S-SCH</td><td>-17 dB</td><td>-14 dB</td></tr> </table> </li> </ul> </li> </ul> | P-CCPCH | -10 dB | -10 dB | P-SCH | -16 dB | ⇒ -13 dB | S-SCH | -16 dB | -13 dB | P-CCPCH | -11 dB | -11 dB | P-SCH | -17 dB | ⇒ -14 dB | S-SCH | -17 dB | -14 dB |
| P-CCPCH | -10 dB                  | -10 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| P-SCH   | -16 dB                  | ⇒ -13 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| S-SCH   | -16 dB                  | -13 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| P-CCPCH | -11 dB                  | -11 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| P-SCH   | -17 dB                  | ⇒ -14 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| S-SCH   | -17 dB                  | -14 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| 1.01    | 2004. 1.15              | <b>シグナルパターン(3GPP 2003-09/12)</b> <ul style="list-style-type: none"> <li>BS Test Models の Scrambling code の訂正<br/> キャリア:    <u>fc1</u> <u>fc2</u> <u>fc3</u> <u>fc4</u><br/> Scrambling code:    0, 1, 2, 3 [HEX]<br/>                               ↓<br/>                               0, 10, 20, 30 [HEX] </li> </ul>                                                                                                                                                                                                                                                                                                     |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| 1.00    | 2003. 6.10              | <b>シグナルパターン(3GPP 2003-03)</b> <ul style="list-style-type: none"> <li>リリース</li> </ul>                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |

#### MX368041A/B-11 バージョンアップ ヒストリー

| Version | Release<br>(yyyy.mm.dd) | コンテンツ                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
|---------|-------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|--------|--------|-------|--------|----------|-------|--------|--------|---------|--------|--------|-------|--------|----------|-------|--------|--------|
| 1.01    | 2004. 3. 1              | <b>シグナルパターン(3GPP 2003-12)</b> <ul style="list-style-type: none"> <li>BS Test Models の SCH パワーレベルの訂正 <ul style="list-style-type: none"> <li>- Test Model 1    2 キャリア <table> <tr> <td>P-CCPCH</td><td>-10 dB</td><td>-10 dB</td></tr> <tr> <td>P-SCH</td><td>-16 dB</td><td>⇒ -13 dB</td></tr> <tr> <td>S-SCH</td><td>-16 dB</td><td>-13 dB</td></tr> </table> </li> <li>- Test Model 5    シングルキャリア, 2 キャリア <table> <tr> <td>P-CCPCH</td><td>-11 dB</td><td>-11 dB</td></tr> <tr> <td>P-SCH</td><td>-17 dB</td><td>⇒ -14 dB</td></tr> <tr> <td>S-SCH</td><td>-17 dB</td><td>-14 dB</td></tr> </table> </li> </ul> </li> <li>DL FRC H-Set 4 の 1st Rate Matching バッファ長の訂正<br/>9600 ⇒ 7200 bits</li> </ul> | P-CCPCH | -10 dB | -10 dB | P-SCH | -16 dB | ⇒ -13 dB | S-SCH | -16 dB | -13 dB | P-CCPCH | -11 dB | -11 dB | P-SCH | -17 dB | ⇒ -14 dB | S-SCH | -17 dB | -14 dB |
| P-CCPCH | -10 dB                  | -10 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| P-SCH   | -16 dB                  | ⇒ -13 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| S-SCH   | -16 dB                  | -13 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| P-CCPCH | -11 dB                  | -11 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| P-SCH   | -17 dB                  | ⇒ -14 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| S-SCH   | -17 dB                  | -14 dB                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |
| 1.00    | 2004. 1.15              | <b>シグナルパターン(3GPP 2003-09/12)</b> <ul style="list-style-type: none"> <li>リリース</li> </ul>                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                |         |        |        |       |        |          |       |        |        |         |        |        |       |        |          |       |        |        |

DCH TrCH におけるトランスポートブロック 2 以上, Convolutional coding 1/3, 1/2 に設定時の  
Puncturing ビット長の訂正

| Transport Channel : DCH |            |             |          |       | TrCH Edit |
|-------------------------|------------|-------------|----------|-------|-----------|
| SF                      | 128        | Slot Format | #11      |       | Apply     |
| TrCH No.                | [1]        | DTX         | : [Fix ] |       |           |
|                         | TrCH1      | TrCH2       | TrCH3    | TrCH4 |           |
| Data                    | [PN9 ]     | -           | -        | -     |           |
| TTI                     | [20]ms     | -           | -        | -     |           |
| Max.TrBk Size           | [ 244]bit  | -           | -        | -     |           |
| TrBk Size               | [ 244]bit  | -           | -        | -     |           |
| TrBk Set No.            | TrBk X [2] | -           | -        | -     |           |
| CRC                     | [16]bit    | -           | -        | -     |           |
| Tail                    | 2 X 8bit   | -           | -        | -     |           |
| Coder                   | [CC_1/3 ]  | -           | -        | -     |           |
| Termination             | 0 X 12bit  | -           | -        | -     |           |
| RM attribute            | [256]      | -           | -        | -     | Cancel    |
| Rept/Punc               | -744bit    | -           | -        | -     |           |
| BER                     | [ 0.0]%    | -           | -        | -     |           |
| BLER                    | [ 0.0]%    | -           | -        | -     |           |

-768bit  
に訂正

Return →

Data (CH4) Clock/Trig PWR CONT Ref. Clock I/Q Input

TrBk Set No. TrBk × [2], [3] or [4]  
Coder [CC\_1/2] or [CC\_1/3]

上記設定時に、Rate matching での Puncturing ビット長に不具合が見つかりました。  
出力信号も同じ不具合です。

\* 3GPP Reference Measurement Channel に、この設定状態はありません。

訂正: TTI の Bit 長 = (TrBk + CRC + Tail) × [1~4] × [Conv.Coding 1/R] - Puncturing  
E.g. 420 × 2 = (244 + 16 + 8) × [2] × [3] - 768

エラー: TTI の Bit 長 = {(TrBk + CRC) × [1~4] + Tail} × [Conv.Coding 1/R] - Puncturing  
E.g. 420 × 2 = {(244 + 16) × [2] + 8} × [3] - 744

# DL RMC for BTFD の DTX 付加の設定時における信号出力の訂正

## 3GPP TS 25.101 UE Radio Transmission and Reception (FDD)

### 8.10 Blind transport format detection

#### A.4 DL reference measurement channel for BTFD performance requirements

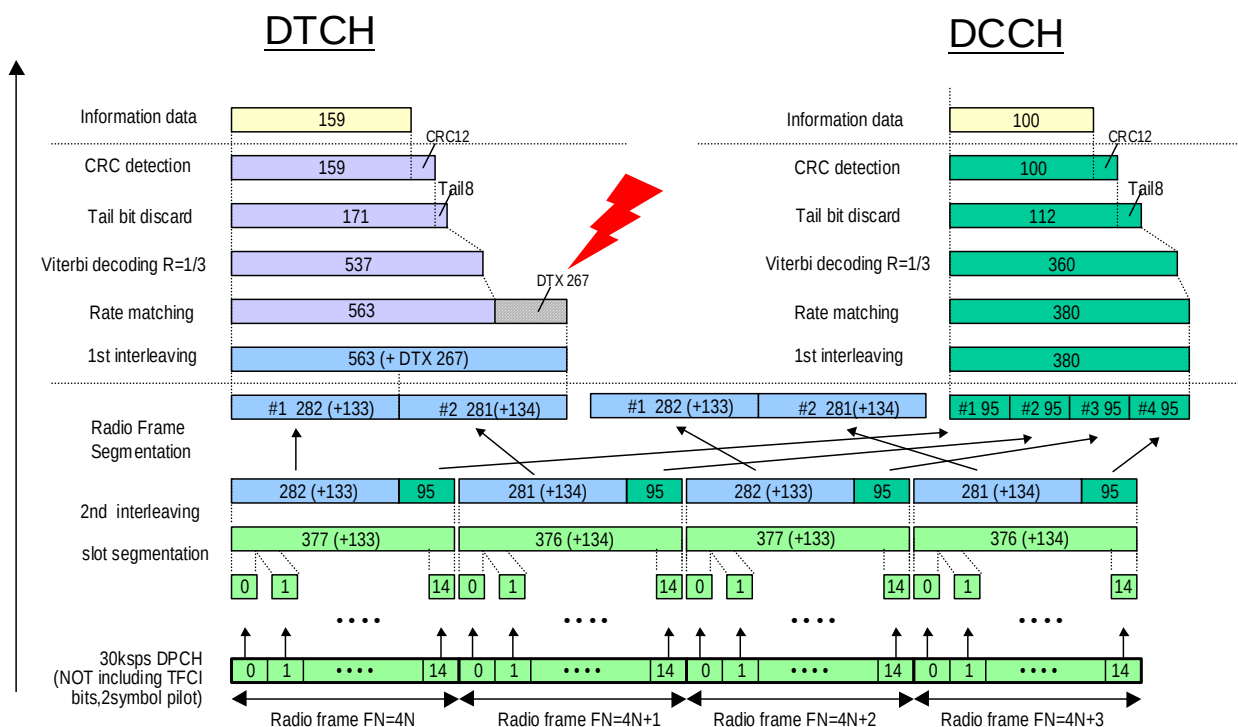


Figure A.10 (Informative): Channel coding of DL reference measurement channel for BTFD (Rate 2)

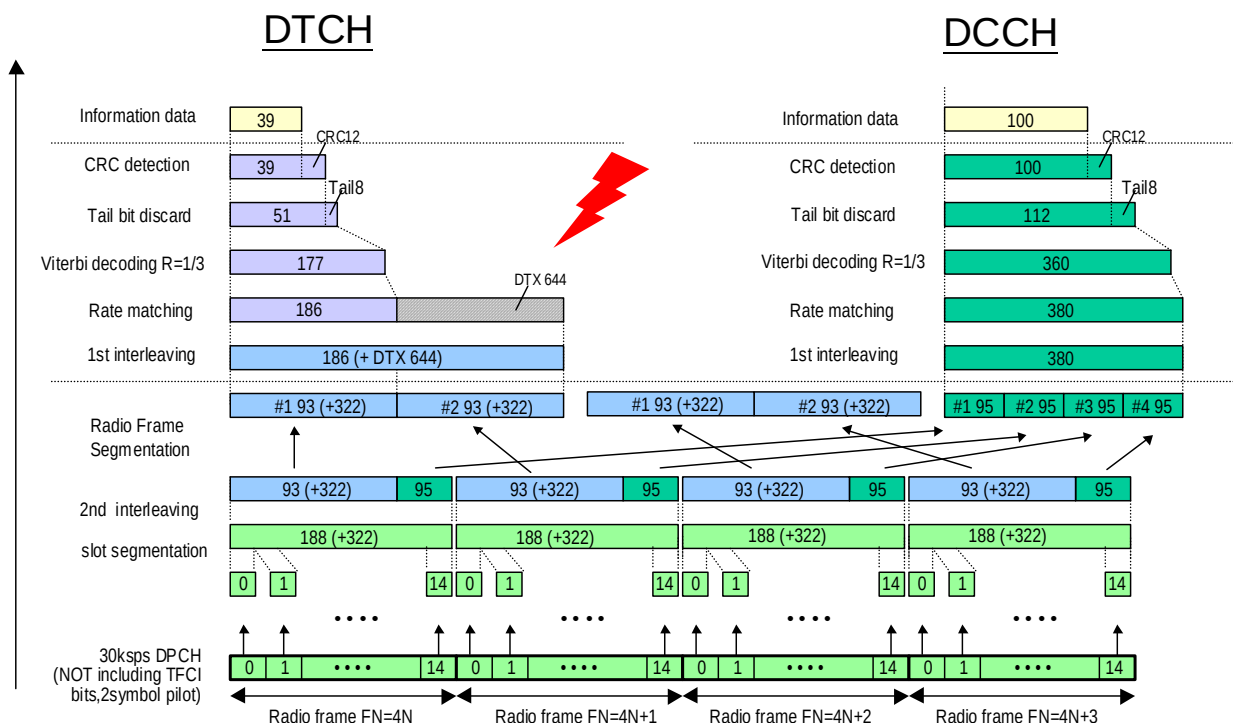


Figure A.11 (Informative): Channel coding of DL reference measurement channel for BTFD (Rate 3)

上図のように、DTX(Discontinuous Transmission)が、“Rate matching”に付加される設定の場合 ...



CDMA Channel 4 - 8 Edit

Channel 4 (Symbol Rate 30.00Ksps)

Channel Type : [DL-DPCH] Power2 : [-10.3dB]

SF : [128] Channelization Code : [127]

Offset : [0Symbol] Scrambling Code Gen.: [1]

Channel 5 (Symbol Rate 15.00Ksps)

Channel Type : [Down-load] Power2 : [-40.0dB]

SF : [256] Channelization Code : [127]

Offset : [0Symbol] Scrambling Code Gen.: [1]

Channel 6 (Symbol Rate 15.00Ksps)

Channel Type : [CPICH] Power2 : [-40.0dB]

SF : [256] Channelization Code : [0]

Offset : [0Symbol] Scrambling Code Gen.: [1]

CH4 - CH8

CH4 PhCH Edit

CH6 PhCH Edit

Physical channel : DL-DPCH

| Data 1 | TPC | TFCI | Data 2 | Pilot |
|--------|-----|------|--------|-------|
| (6)    | (2) | (0)  | (28)   | (4)   |

Slot Format : [#8]

Data : [DCH]

TPC : [5555 5555 5555 5555]H

TFCI : [-]

Antenna : [1]

DPCCH/DPDCH Power Ratio : [0.0]dB

BER : [-]

PhCH Edit

TrCH Edit

Transport Channel : DCH

SE 128 Slot Format : #8  
TrCH No. [2] DTX : [Fix ]

[F1] → Apply

|               | TrCH1      | TrCH2      | TrCH3 | TrCH4 |
|---------------|------------|------------|-------|-------|
| Data          | [PN9 ]     | [PN9 ]     | -     | -     |
| TTI           | [20]ms     | [40]ms     | -     | -     |
| Max.TrBk Size | [ 244]bit  | [ 100]bit  | -     | -     |
| TrBk Size     | [ 159]bit  | [ 100]bit  | -     | -     |
| TrBk Set No.  | TrBk X [1] | TrBk X [1] | -     | -     |
| CRC           | [12]bit    | [12]bit    | -     | -     |
| Tail          | 1 X 8bit   | 1 X 8bit   | -     | -     |
| Coder         | [CC_1/3 ]  | [CC_1/3 ]  | -     | -     |
| Termination   | 0 X 12bit  | 0 X 12bit  | -     | -     |
| RM attribute  | [256]      | [256]      | -     | -     |
| Rept/Punc     | 38bit      | 20bit      | -     | -     |
| BER           | [ 0.0]%    | [ 0.0]%    | -     | -     |
| BLER          | [ 0.0]%    | [ 0.0]%    | -     | -     |

Cancel

\* (Rate 2)の設定

Transport Channel : DCH

SE 128 Slot Format : #8  
TrCH No. [2] DTX : [Fix ]

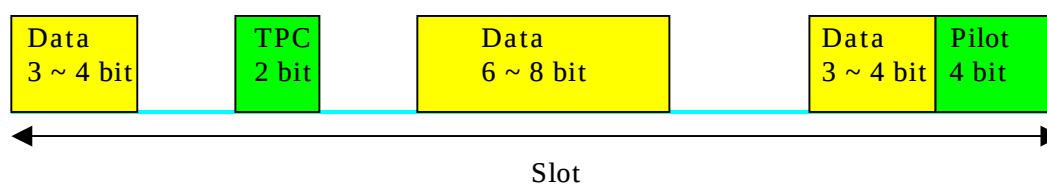
[F1] → Apply

|               | TrCH1      | TrCH2      | TrCH3 | TrCH4 |
|---------------|------------|------------|-------|-------|
| Data          | [PN9 ]     | [PN9 ]     | -     | -     |
| TTI           | [20]ms     | [40]ms     | -     | -     |
| Max.TrBk Size | [ 244]bit  | [ 100]bit  | -     | -     |
| TrBk Size     | [ 39]bit   | [ 100]bit  | -     | -     |
| TrBk Set No.  | TrBk X [1] | TrBk X [1] | -     | -     |
| CRC           | [12]bit    | [12]bit    | -     | -     |
| Tail          | 1 X 8bit   | 1 X 8bit   | -     | -     |
| Coder         | [CC_1/3 ]  | [CC_1/3 ]  | -     | -     |
| Termination   | 0 X 12bit  | 0 X 12bit  | -     | -     |
| RM attribute  | [256]      | [256]      | -     | -     |
| Rept/Punc     | 38bit      | 20bit      | -     | -     |
| BER           | [ 0.0]%    | [ 0.0]%    | -     | -     |
| BLER          | [ 0.0]%    | [ 0.0]%    | -     | -     |

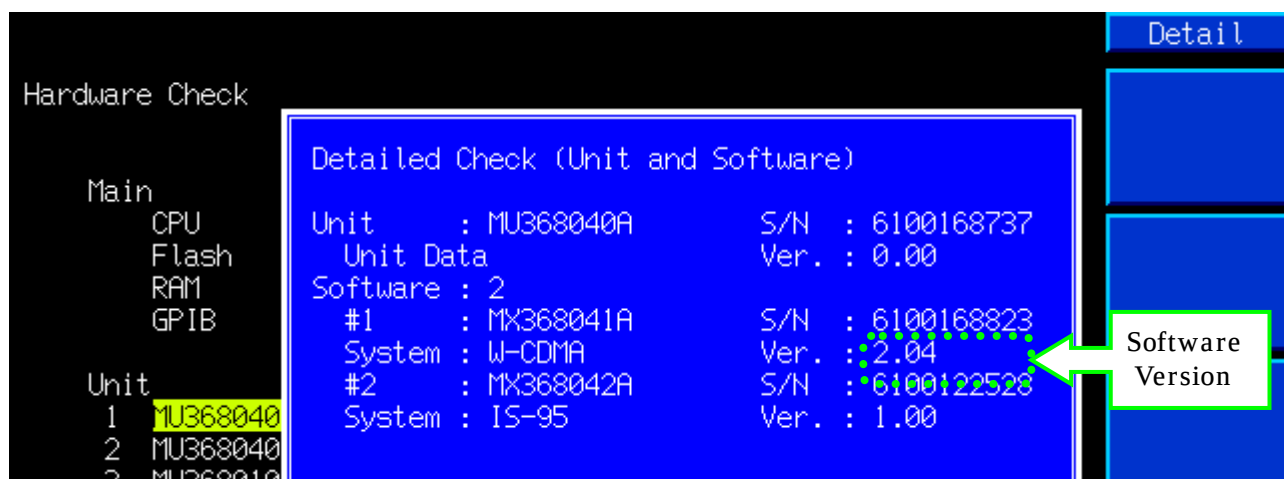
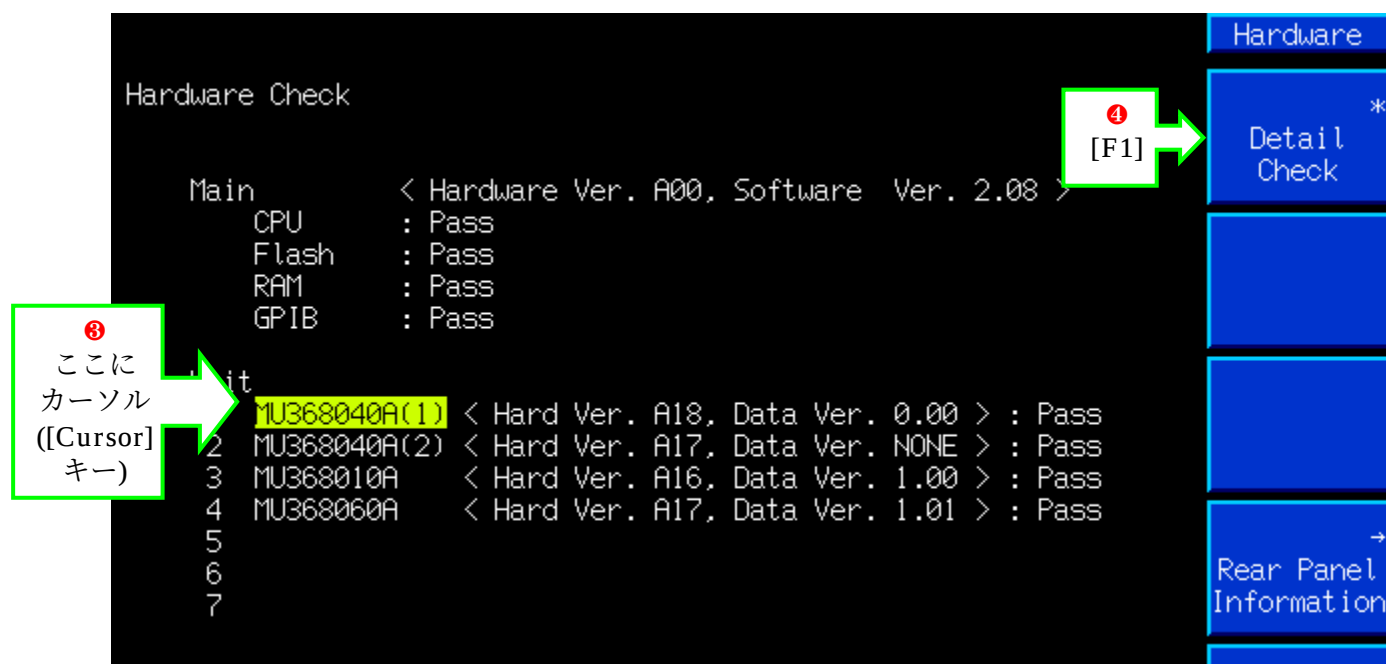
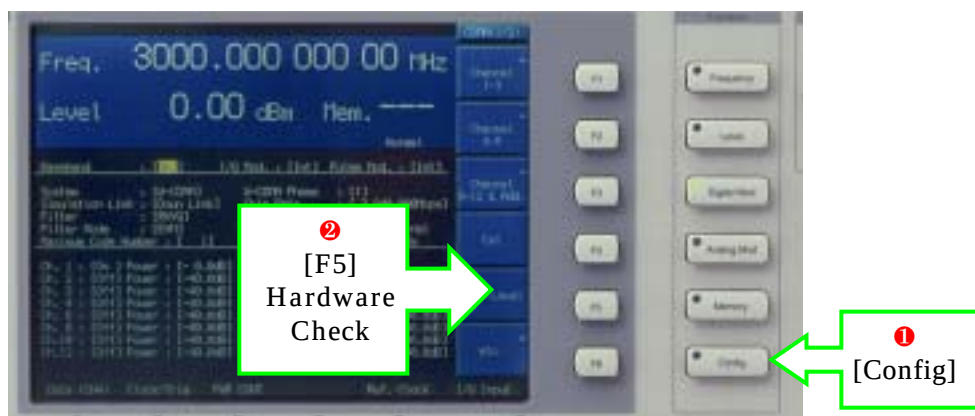
Cancel

\* (Rate 3)の設定

DPCCH physical channelにおいて、各 Slot 内の Data エリアが奇数 bit 長のとき、data のビット”1”の I/Q シンボル位置が 90 度回転する不具合が見つかりました。  
この場合に、その信号を受信すると、そのビットを未送信と判断されます。



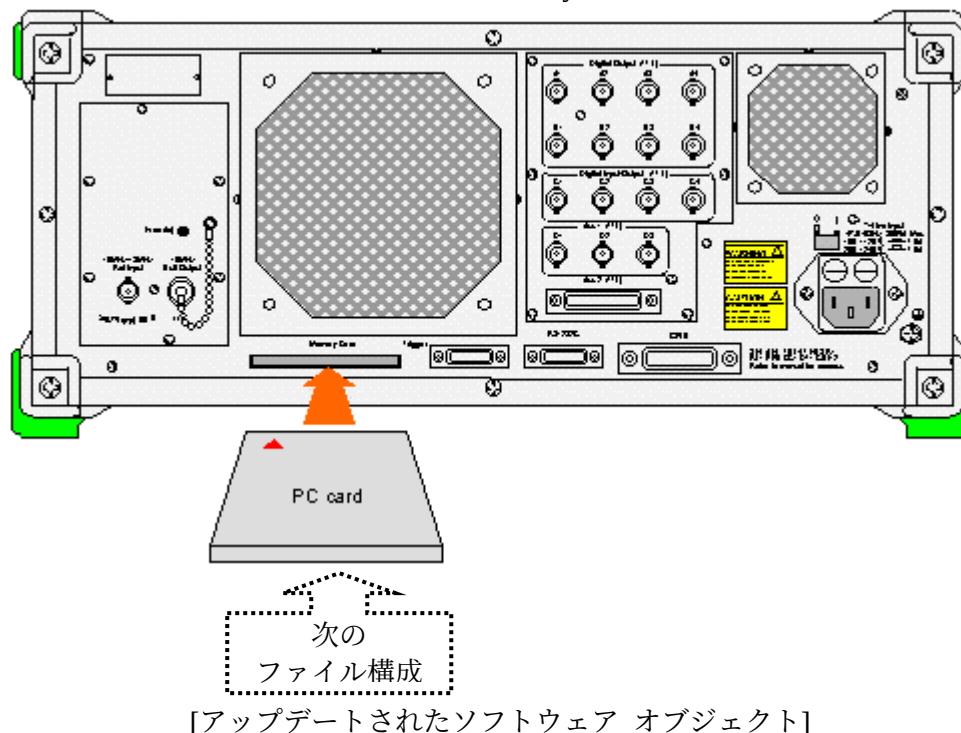
## Version の確認方法



## アップグレード方法

アップデートされたソフトウェア オブジェクトについては、営業担当にご相談してください

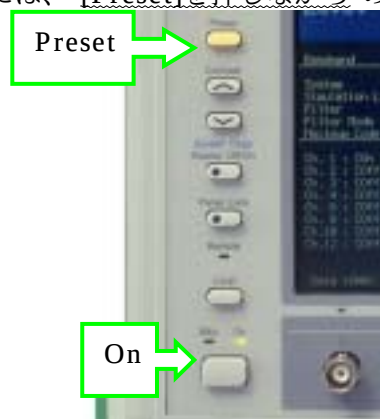
1. クリアな PC メモリカード(ファイルとフォルダが空の MX368041A/B カード)を用意してください
2. 次の”PC メモリカード内ファイル構成”のように PC メモリカードにコピーしてください
3. MG3681A の電源をオフにしてください
4. PC メモリカードを MG3681A リアパネルの[Memory Card]に挿入してください



5. ([Preset]を押しながら)MG3681A の電源をオンにしてください  
(フロントパネルの全 LED が同時に点灯します → [Preset]を離してください)



Version 2.06 では、DSP プログラムがアップデートされたので、Version 2.05 以下からのアップグレードの場合には、”[Preset]を押しながら”の操作が必要です。



[Preset]を押しながら電源をオンすると、マスタリセット(工場出荷時の初期設定)になります。  
[Memory]機能で保存(Save)した BPM(Basic Parameter Memory)と APM(All Parameter Memory)のデータが消去されますので、必要ならば Memory データを PC メモリカードへバックアップしてください。

- 1) PC メモリカードへバックアップ:

[Memory] → [F6]etc. → [F3]Basic PRM Export / [F5]All PRM Export

- 2) PC メモリカードからダウンロード:

[Memory] → [F6]etc. → [F2]Basic PRM Import / [F4]All PRM Import

6. 1～2 分間でファームウェアがアップグレードされます

## PC メモリカード内ファイル構成

各フォルダ内にシグナルパターンファイルがセーブされています



\*\*\*\*\*.cmb

\*\*\*\*\*.dat

\*\*\*\*\*.dli

\*\*\*\*\*.txt

### MX368041A/B Version 2.10

|                                                                                   |                                                                     |
|-----------------------------------------------------------------------------------|---------------------------------------------------------------------|
|  | DL2002-3-99BASIC<br>フォルダ: 最新の抽出されたベーシックシグナルパターンファイル<br>(25 パターン 赤字) |
|  | DL2002-3-99FULLSET<br>フォルダ: 最新のフルシグナルパターン<br>(62 パターン)              |
|  | Manritsu<br>フォルダ: ファームウェア                                           |
|  | *****.cmb      *****.dat      *****.dli                             |
|  | *****.txt<br>ファイル: フォルダ内と同じ抽出されたベーシックシグナルパターンファイル<br>(25 パターン 赤字)   |

### MX368041A/B-10 Version 1.02

|                                                                                     |                                                                      |
|-------------------------------------------------------------------------------------|----------------------------------------------------------------------|
|  | BS-TestModel1<br>フォルダ: TS25.141 Test Model 1 シングルキャリア (12 パターン)      |
|  | BS-TestModel1MC<br>フォルダ: TS25.141 Test Model 1 2 キャリア (6 パターン 青字)    |
|  | BS-TestModel2<br>フォルダ: TS25.141 Test Model 2 (4 パターン)                |
|  | BS-TestModel3<br>フォルダ: TS25.141 Test Model 3 (8 パターン)                |
|  | BS-TestModel4<br>フォルダ: TS25.141 Test Model 4 (4 パターン)                |
|  | BS-TestModel5<br>フォルダ: TS25.141 Test Model 5 シングルキャリア (12 パターン 青字)   |
|  | BS-TestModel5MC<br>フォルダ: TS25.141 Test Model 5 2 キャリア (6 パターン 青字)    |
|  | DL-RMC<br>フォルダ: TS25.101 DL RMC (13 パターン)                            |
|  | DL-Interferer<br>フォルダ: TS25.101 W-CDMA Modulated Interferer (1 パターン) |
|  | DL-RMC4PILOT                                                         |

|                                                                                     |                                                  |              |
|-------------------------------------------------------------------------------------|--------------------------------------------------|--------------|
|                                                                                     | フォルダ: TS25.101 DPCCH as phase reference          | (3 パターン 青字)  |
|    | DL-OTD                                           |              |
|                                                                                     | フォルダ: TS25.101 Open-loop Transmit diversity mode | (6 パターン 青字)  |
|    | DL-Compressed                                    |              |
|                                                                                     | フォルダ: TS25.101 Downlink compressed mode          | (15 パターン 青字) |
|    | DL-BTFD                                          |              |
|                                                                                     | フォルダ: TS25.101 BTFD                              | (9 パターン 青字)  |
|    | DL-PCH                                           |              |
|                                                                                     | フォルダ: TS25.101 PCH                               | (3 パターン 青字)  |
|    | DL-AMR                                           |              |
|                                                                                     | フォルダ: Downlink AMR                               | (9 パターン)     |
|    | DL-ISDN                                          |              |
|                                                                                     | フォルダ: Downlink ISDN                              | (3 パターン)     |
|    | UL-RMC                                           |              |
|                                                                                     | フォルダ: TS25.104 UL RMC                            | (4 パターン)     |
|    | UL-RACH_CPCH                                     |              |
|                                                                                     | フォルダ: TS25.104 RACH / CPCH                       | (5 パターン 青字)  |
|    | UL-SSDT                                          |              |
|                                                                                     | フォルダ: TS25.104 SSDT                              | (2 パターン 青字)  |
|   | UL-AMR                                           |              |
|                                                                                     | フォルダ: Uplink AMR                                 | (3 パターン)     |
|  | UL-ISDN                                          |              |
|                                                                                     | フォルダ: Uplink ISDN                                | (1 パターン)     |

MX368041A/B-11

Version 1.01

|                                                                                     |                                      |              |
|-------------------------------------------------------------------------------------|--------------------------------------|--------------|
|  | BS-TestModel1                        |              |
|                                                                                     | フォルダ: TS25.141 Test Model 1 シングルキャリア | (12 パターン)    |
|  | BS-TestModel1MC                      |              |
|                                                                                     | フォルダ: TS25.141 Test Model 1 2 キャリア   | (6 パターン 青字)  |
|  | BS-TestModel2                        |              |
|                                                                                     | フォルダ: TS25.141 Test Model 2          | (4 パターン)     |
|  | BS-TestModel3                        |              |
|                                                                                     | フォルダ: TS25.141 Test Model 3          | (8 パターン)     |
|  | BS-TestModel4                        |              |
|                                                                                     | フォルダ: TS25.141 Test Model 4          | (4 パターン)     |
|  | BS-TestModel5                        |              |
|                                                                                     | フォルダ: TS25.141 Test Model 5 シングルキャリア | (12 パターン 青字) |
|  | BS-TestModel5MC                      |              |
|                                                                                     | フォルダ: TS25.141 Test Model 5 2 キャリア   | (6 パターン 青字)  |
|  | DL-RMC                               |              |
|                                                                                     | フォルダ: TS25.101 DL RMC                | (13 パターン)    |

|                                                                                     |                                                                        |  |
|-------------------------------------------------------------------------------------|------------------------------------------------------------------------|--|
|    | DL-Interferer<br>フォルダ: TS25.101 W-CDMA Modulated Interferer (1 パターン)   |  |
|    | DL-RMC4PILOT<br>フォルダ: TS25.101 DPCCH as phase reference (3 パターン 青字)    |  |
|    | DL-OTD<br>フォルダ: TS25.101 Open-loop Transmit diversity mode (6 パターン 青字) |  |
|    | DL-Compressed<br>フォルダ: TS25.101 Downlink compressed mode (15 パターン 青字)  |  |
|    | DL-BTFD<br>フォルダ: TS25.101 BTFD (9 パターン 青字)                             |  |
|    | DL-PCH<br>フォルダ: TS25.101 PCH (3 パターン 青字)                               |  |
|    | DL-FRC<br>フォルダ: TS25.101 DL FRC (8 パターン 緑字)                            |  |
|    | DL-AMR<br>フォルダ: Downlink AMR (9 パターン)                                  |  |
|    | DL-ISDN<br>フォルダ: Downlink ISDN (3 パターン)                                |  |
|    | UL-RMC<br>フォルダ: TS25.104 UL RMC (4 パターン)                               |  |
|  | UL-RACH_CPCH<br>フォルダ: TS25.104 RACH / CPCH (5 パターン 青字)                 |  |
|  | UL-SSDT<br>フォルダ: TS25.104 SSDT (2 パターン 青字)                             |  |
|  | UL-AMR<br>フォルダ: Uplink AMR (3 パターン)                                    |  |
|  | UL-ISDN<br>フォルダ: Uplink ISDN (1 パターン)                                  |  |



シグナルパターンを F5[Pattern Download]にてダウンロードするには、  
必要なシグナルパターンファイルを PC メモリカードのルートディレクトリにコピーしてください。

既にダウンロードされている不要なシグナルパターンは、F4[Pattern Clear]にてクリアできます。



F5[Pattern Download]によるダウンロード可能な容量は、32 までのシグナルパターン

PC メモリカードのルートディレクトリ上の全シグナルパターンが表示されます

|                                                                                                                                |                                                                                                                                                                       |
|--------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| Freq. 30000000000000 MHz                                                                                                       |                                                                                                                                                                       |
| Level 50 dB                                                                                                                    |                                                                                                                                                                       |
| Baseband : [On] / Q Mod. :                                                                                                     |                                                                                                                                                                       |
| 1:BS116_7<br>2:BS132_7<br>3:BS164_7<br>4:BS2_7<br>5:BS316_7<br>6:BS332_7<br>7:BS4_7<br>8:D32T18s0<br>9:D32T28s0<br>10:D32T38s0 | 11:D32T48s0<br>12:DAMR18s0<br>13:DAMR28s0<br>14:DAMR38s0<br>15:DISDN8s0<br>16:DL_C31<br>17:DL_INTR<br>18:ULRMC12k<br>19:ULRMC144<br>20:ULRMC384<br>21:ULRMC64k<br>32: |
| Total Share : Symbol = 22 Wave = 45                                                                                            |                                                                                                                                                                       |
| 22:UL_AMR#1<br>23:UL_AMR#2<br>24:UL_AMR#3<br>25:UL_ISDN<br>26:<br>27:<br>28:<br>29:<br>30:<br>31:                              | 52:DISDN8s9<br>53:DL_C31<br>54:DL_INTR<br>55:ULRMC12k<br>56:ULRMC144<br>57:ULRMC384<br>58:ULRMC64k<br>59:UL_AMR#1<br>60:UL_AMR#2<br>61:UL_AMR#3<br>62:UL_ISDN         |
| Symbol = 1<br>Wave = 3                                                                                                         |                                                                                                                                                                       |
| AWGN : [Off] C/N : Wanted - Noise -                                                                                            |                                                                                                                                                                       |
| Data (CH4) Clock/Trig PWR CONT Ref. Clock I/                                                                                   |                                                                                                                                                                       |

## シグナルパターンリスト

### 各項目の内容

- Release 3GPP 仕様書リリース年月
- Title 3GPP 仕様書の題目
- Number 3GPP 仕様書番号
- Test item 試験項目
- Channel combination 送信するコードチャネルの組み合わせを規定している項目
- DPCH parameter DPCH のパラメータを規定している項目
- Signal pattern name シグナルパターン表示名

| Release                                        |                                  | 2001-03                                      | 2001-06             | 2001-09 | 2001-12                                     | 2002-03                                     | 2002-06 | 2002-09           | 2002-12             | 2003-03             | 2003-06           | 2003-09           | 2003-12                                     |                     |
|------------------------------------------------|----------------------------------|----------------------------------------------|---------------------|---------|---------------------------------------------|---------------------------------------------|---------|-------------------|---------------------|---------------------|-------------------|-------------------|---------------------------------------------|---------------------|
| Title                                          | Number                           | Release 1999 (upside) / Release 5 (downside) |                     |         |                                             |                                             |         |                   |                     |                     |                   |                   |                                             |                     |
| Physical Channel Format                        | TS25.211                         | V3.6.0                                       | V3.7.0              | V3.8.0  | V3.9.0                                      | V3.10.0                                     | V3.11.0 | V3.12.0<br>V5.2.0 | -<br>V5.3.0         | -                   | -<br>V5.4.0       | -<br>V5.5.0       | -                                           |                     |
| Channel Coding                                 | TS25.212                         | V3.5.0                                       | V3.6.0              | V3.7.0  | V3.8.0                                      | V3.9.0                                      | V3.10.0 | V3.11.0<br>V5.2.0 | -<br>V5.3.0         | -<br>V5.4.0         | -<br>V5.5.0       | -<br>V5.6.0       | -<br>V5.7.0                                 |                     |
| Spreading and modulation                       | TS25.213                         | V3.5.0                                       | V3.6.0              | -       | V3.7.0                                      | -                                           | V3.8.0  | -<br>V5.2.0       | -                   | -<br>V5.3.0         | -                 | -<br>V5.4.0       | V3.9.0<br>V5.5.0                            |                     |
| UE Radio Transmission and Reception (FDD)      | TS25.101                         | V3.6.0                                       | V3.7.0              | V3.8.0  | V3.9.0                                      | V3.10.0                                     | V3.11.0 | -<br>V5.4.0       | V3.12.0<br>V5.5.0   | V3.13.0<br>V5.6.0   | V3.14.0<br>V5.7.0 | V3.15.0<br>V5.8.0 | V3.16.0<br>V5.9.0                           |                     |
| UTRA(BS) FDD; Radio transmission and reception | TS25.104                         | V3.6.0                                       | V3.7.0              | V3.8.0  | V3.9.0                                      | V3.10.0                                     | -       | -<br>V5.4.0       | V3.11.0<br>V5.5.0   | V3.12.0<br>V5.6.0   | -<br>V5.7.0       | -                 | -<br>V5.8.0                                 |                     |
| Base station conformance testing (FDD)         | TS25.141                         | V3.5.0                                       | V3.6.0              | V3.7.0  | V3.8.0                                      | V3.9.0                                      | V3.10.0 | V3.11.0<br>V5.4.0 | V3.12.0<br>V5.5.0   | V3.13.0<br>V5.6.0   | -<br>V5.7.0       | -                 | -<br>V5.8.0                                 |                     |
| Channel coding and multiplexing examples       | TR25.944                         | V3.4.0                                       | V3.5.0              | -       | -                                           | -                                           | -       | -                 | -                   | -                   | -                 | -                 | -                                           |                     |
| Test item                                      | Channel combination              | DPCH parameter                               | Signal pattern name |         |                                             |                                             |         |                   |                     |                     |                   |                   |                                             |                     |
| TS25.141 6.1.1<br>Transmitter Test Models      | TS25.141 6.1.1.1<br>Test Model 1 | 16 DPCH                                      | BS1_16              | -       | BS116_7<br>BS116_71<br>BS116_72<br>BS116_73 | BS116_8<br>BS116_81<br>BS116_82<br>BS116_83 | -       | -                 | -                   | -                   | -                 | -                 | BS11657<br>BS116571<br>BS116572<br>BS116573 | -                   |
|                                                |                                  | (2 carriers)                                 |                     |         |                                             |                                             |         |                   | B11654d<br>B11654d2 | B11655d<br>B11655d2 | -                 | -                 | B11657d<br>B11657d2                         | B11657d<br>B11657d2 |
|                                                |                                  | 32 DPCH                                      | BS1_32              | -       | BS132_7<br>BS132_71<br>BS132_72<br>BS132_73 | BS132_8<br>BS132_81<br>BS132_82<br>BS132_83 | -       | -                 | -                   | -                   | -                 | -                 | BS13257<br>BS132571<br>BS132572<br>BS132573 | -                   |
|                                                |                                  | (2 carriers)                                 |                     |         |                                             |                                             |         |                   | B13254d<br>B13254d2 | B13255d<br>B13255d2 | -                 | -                 | B13257d<br>B13257d2                         | B13257d<br>B13257d2 |
|                                                |                                  | 64 DPCH                                      | BS1_64              | -       | BS164_7<br>BS164_71<br>BS164_72<br>BS164_73 | BS164_8<br>BS164_81<br>BS164_82<br>BS164_83 | -       | -                 | -                   | -                   | -                 | -                 | BS16457<br>BS164571<br>BS164572<br>BS164573 | -                   |
|                                                |                                  | (2 carriers)                                 |                     |         |                                             |                                             |         |                   | B16454d<br>B16454d2 | B16455d<br>B16455d2 | -                 | -                 | B16457d<br>B16457d2                         | B16457d<br>B16457d2 |
|                                                | TS25.141 6.1.1.2<br>Test Model 2 | -                                            | BS2                 | -       | BS2_7<br>BS2_71<br>BS2_72<br>BS2_73         | BS2_8<br>BS2_81<br>BS2_82<br>BS2_83         | -       | -                 | -                   | -                   | -                 | -                 | BS257<br>BS2571<br>BS2572<br>BS2573         | -                   |
|                                                | TS25.141 6.1.1.3<br>Test Model 3 | 16 DPCH                                      | BS3_16              | -       | BS316_7<br>BS316_71<br>BS316_72<br>BS316_73 | BS316_8<br>BS316_81<br>BS316_82<br>BS316_83 | -       | -                 | -                   | -                   | -                 | -                 | BS31657<br>BS316571<br>BS316572<br>BS316573 | -                   |
|                                                |                                  | 32 DPCH                                      | BS3_32              | -       | BS332_7<br>BS332_71<br>BS332_72<br>BS332_73 | BS332_8<br>BS332_81<br>BS332_82<br>BS332_83 | -       | -                 | -                   | -                   | -                 | -                 | BS33257<br>BS332571<br>BS332572<br>BS332573 | -                   |

|  |                                                                                                                                                                                                       |                                          |                      |          |          |                                     |                                     |   |   |                                             |                                             |   |   |                                             |                                             |
|--|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------------------------------------------|----------------------|----------|----------|-------------------------------------|-------------------------------------|---|---|---------------------------------------------|---------------------------------------------|---|---|---------------------------------------------|---------------------------------------------|
|  | TS25.141 6.1.1.4<br>Test Model 4                                                                                                                                                                      |                                          | -                    | BS4      | -        | BS4_7<br>BS4_71<br>BS4_72<br>BS4_73 | BS4_8<br>BS4_81<br>BS4_82<br>BS4_83 | - | - | -                                           | -                                           | - | - | BS457<br>BS4571<br>BS4572<br>BS4573         | -                                           |
|  | TS25.141 6.1.1.4A<br>Test Model 5                                                                                                                                                                     | 2 HS-PDSCH + 6 DPCH<br><br>(2 carriers)  |                      |          |          |                                     |                                     |   |   | BS5_254<br>BS5_2541<br>BS5_2542<br>BS5_2543 | BS5_255<br>BS5_2551<br>BS5_2552<br>BS5_2553 | - | - | BS5_257<br>BS5_2571<br>BS5_2572<br>BS5_2573 | BS5_257<br>BS5_2571<br>BS5_2572<br>BS5_2573 |
|  |                                                                                                                                                                                                       |                                          |                      |          |          |                                     |                                     |   |   | B5_254d<br>B5_254d2                         | B5_255d<br>B5_255d2                         | - | - | B5_257d<br>B5_257d2                         | B5_257d<br>B5_257d2                         |
|  |                                                                                                                                                                                                       | 4 HS-PDSCH + 14 DPCH<br><br>(2 carriers) |                      |          |          |                                     |                                     |   |   | BS5_454<br>BS5_4541<br>BS5_4542<br>BS5_4543 | BS5_455<br>BS5_4551<br>BS5_4552<br>BS5_4553 | - | - | BS5_457<br>BS5_4571<br>BS5_4572<br>BS5_4573 | BS5_457<br>BS5_4571<br>BS5_4572<br>BS5_4573 |
|  |                                                                                                                                                                                                       |                                          |                      |          |          |                                     |                                     |   |   | B5_454d<br>B5_454d2                         | B5_455d<br>B5_455d2                         | - | - | B5_457d<br>B5_457d2                         | B5_457d<br>B5_457d2                         |
|  |                                                                                                                                                                                                       | 8 HS-PDSCH + 30 DPCH<br><br>(2 carriers) |                      |          |          |                                     |                                     |   |   | BS5_854<br>BS5_8541<br>BS5_8542<br>BS5_8543 | BS5_855<br>BS5_8551<br>BS5_8552<br>BS5_8553 | - | - | BS5_857<br>BS5_8571<br>BS5_8572<br>BS5_8573 | BS5_857<br>BS5_8571<br>BS5_8572<br>BS5_8573 |
|  |                                                                                                                                                                                                       |                                          |                      |          |          |                                     |                                     |   |   | B5_854d<br>B5_854d2                         | B5_855d<br>B5_855d2                         | - | - | B5_857d<br>B5_857d2                         | B5_857d<br>B5_857d2                         |
|  | TS25.101<br>7 Receiver characteristics<br>8 Performance requirement<br><br>8.3 in multi-path (Case7)<br>Test21~25<br><br>8.6.1<br>open-loop transmit diversity<br><br>8.9<br>Downlink compressed mode | TS25.101 Annex C.3.1                     | TS25.101 Annex A.3.1 | DL_C31   | -        | -                                   | -                                   | - | - | -                                           | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       | TS25.101 Annex C.3.2                     | TS25.101 Annex A.3.1 | DL_C32T1 | D32T17s0 | D32T18s0<br>D32T18s8<br>D32T18s9    | -                                   | - | - | -                                           | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       |                                          |                      |          |          |                                     |                                     |   |   |                                             |                                             |   |   |                                             |                                             |
|  |                                                                                                                                                                                                       |                                          | TS25.101 Annex A.3.2 | DL_C32T2 | D32T27s0 | D32T28s0<br>D32T28s8<br>D32T28s9    | -                                   | - | - | -                                           | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       |                                          | TS25.101 Annex A.3.3 | DL_C32T3 | D32T37s0 | D32T38s0<br>D32T38s8<br>D32T38s9    | -                                   | - | - | -                                           | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       |                                          | TS25.101 Annex A.3.4 | DL_C32T4 | D32T47s0 | D32T48s0<br>D32T48s8<br>D32T48s9    | -                                   | - | - | -                                           | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       | TS25.101 Annex C.4                       | TS25.101 Table C.6   | -        | -        | DL_INTR                             | -                                   | - | - | -                                           | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       | TS25.101 Annex C.3.5                     | TS25.101 Annex A.4A  |          |          |                                     |                                     |   |   | 4Ps0<br>4Ps8<br>4Ps9                        | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       | TS25.101 Annex C.3.3                     | TS25.101 Annex A.3.1 |          |          |                                     |                                     |   |   | OTD1s0<br>OTD1s8<br>OTD1s9                  | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       |                                          |                      |          |          |                                     |                                     |   |   | OTD2s0<br>OTD2s8<br>OTD2s9                  | -                                           | - | - | -                                           | -                                           |
|  |                                                                                                                                                                                                       | TS25.101 Annex C.3.2                     | TS25.101 Annex A.5   |          |          |                                     |                                     |   |   | DCP11540<br>DCP11548<br>DCP11549            | -                                           | - | - | -                                           | -                                           |

|                                                                               |                                   |                                                                       |          |          |                                  |   |   |   |                                  |   |   |   |                                                                              |                                                                              |
|-------------------------------------------------------------------------------|-----------------------------------|-----------------------------------------------------------------------|----------|----------|----------------------------------|---|---|---|----------------------------------|---|---|---|------------------------------------------------------------------------------|------------------------------------------------------------------------------|
| 8.10 BTFD                                                                     |                                   | (Downlink)                                                            |          |          |                                  |   |   |   | DCP12540<br>DCP12548<br>DCP12549 | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   |                                                                       |          |          |                                  |   |   |   | DCP21540<br>DCP21548<br>DCP21549 | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   |                                                                       |          |          |                                  |   |   |   | DCP22540<br>DCP22548<br>DCP22549 | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   |                                                                       |          |          |                                  |   |   |   | DCP23540<br>DCP23548<br>DCP23549 | - | - | - | -                                                                            | -                                                                            |
| 8.12 PCH                                                                      |                                   | TS25.101 Annex A.4                                                    |          |          |                                  |   |   |   | BTFD1s0<br>BTFD1s8<br>BTFD1s9    | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   |                                                                       |          |          |                                  |   |   |   | BTFD2s0<br>BTFD2s8<br>BTFD2s9    | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   |                                                                       |          |          |                                  |   |   |   | BTFD3s0<br>BTFD3s8<br>BTFD3s9    | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   | TS25.101 Annex A.6                                                    |          |          |                                  |   |   |   | PCHs0<br>PCHs8<br>PCHs9          | - | - | - | -                                                                            | -                                                                            |
| 7.4.2 Maximum input level<br>HS-PDSCH<br>9 Performance requirement<br>(HSDPA) | TS25.101 Annex C.5.1<br>Table C.8 | TS25.101 Annex A.7.1                                                  |          |          |                                  |   |   |   |                                  |   |   |   | F1P0s0<br>F1A0s0<br>F2P0s0<br>F2A0s0<br>F3P0s0<br>F3A0s0<br>F4P0s0<br>F5P0s0 | F1P0s0<br>F1A0s0<br>F2P0s0<br>F2A0s0<br>F3P0s0<br>F3A0s0<br>F4P0s0<br>F5P0s0 |
| TS25.104<br>7 Receiver characteristics<br>8 Performance requirement           | TS25.104 Annex A.1                | TS25.104 Annex A.2                                                    | ULRMC12k | -        | -                                | - | - | - | -                                | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   | TS25.104 Annex A.3                                                    | ULRMC64k | -        | -                                | - | - | - | -                                | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   | TS25.104 Annex A.4                                                    | ULRMC144 | -        | -                                | - | - | - | -                                | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   | TS25.104 Annex A.5                                                    | ULRMC384 | -        | -                                | - | - | - | -                                | - | - | - | -                                                                            | -                                                                            |
| 8.8.1 RACH preamble<br>8.8.3 RACH message                                     | TS25.211 5.2.2.1                  | TS25.213 4.3.3                                                        |          |          |                                  |   |   |   | PRE                              | - | - | - | -                                                                            | -                                                                            |
|                                                                               |                                   | TS25.104 Annex A.7                                                    |          |          |                                  |   |   |   | R168<br>R360                     | - | - | - | -                                                                            | -                                                                            |
| 8.9.3 CPCH message                                                            | TS25.211 5.2.2.2                  | TS25.104 Annex A.8                                                    |          |          |                                  |   |   |   | C168<br>C360                     | - | - | - | -                                                                            | -                                                                            |
| 8.10 SSDT                                                                     | TS25.104 Annex A.1                | TS25.104 Annex A.2                                                    |          |          |                                  |   |   |   | SSDTa<br>SSDTb                   | - | - | - | -                                                                            | -                                                                            |
| -                                                                             | TS25.101 Annex C.3.2              | TR25.944<br>4.1.1.3.1.1 DCCH<br>4.1.1.3.1.2 AMR TFCS#1<br>4.1.1.3.2.2 | DL_AMR#1 | DAMR17s0 | DAMR18s0<br>DAMR18s8<br>DAMR18s9 | - | - | - | -                                | - | - | - | -                                                                            | -                                                                            |

|   |                    |                                                                       |          |          |                                  |   |   |   |   |   |   |   |   |   |
|---|--------------------|-----------------------------------------------------------------------|----------|----------|----------------------------------|---|---|---|---|---|---|---|---|---|
|   |                    | TR25.944<br>4.1.1.3.1.1 DCCH<br>4.1.1.3.1.2 AMR TFCS#2<br>4.1.1.3.2.2 | DL_AMR#2 | DAMR27s0 | DAMR28s0<br>DAMR28s8<br>DAMR28s9 | - | - | - | - | - | - | - | - | - |
|   |                    | TR25.944<br>4.1.1.3.1.1 DCCH<br>4.1.1.3.1.2 AMR TFCS#3<br>4.1.1.3.2.2 | DL_AMR#3 | DAMR37s0 | DAMR38s0<br>DAMR38s8<br>DAMR38s9 | - | - | - | - | - | - | - | - | - |
|   |                    | TR25.944<br>4.1.1.3.1.1 DCCH<br>4.1.1.3.1.6 ISDN<br>4.1.1.3.2.5       | DL_ISDN  | DISDN7s0 | DISDN8s0<br>DISDN8s8<br>DISDN8s9 | - | - | - | - | - | - | - | - | - |
| - | TS25.104 Annex A.1 | TR25.944<br>4.1.2.2.1.1 DCCH<br>4.1.2.2.1.2 AMR TFCS#1<br>4.1.2.2.2.2 | UL_AMR#1 | -        | -                                | - | - | - | - | - | - | - | - | - |
|   |                    | TR25.944<br>4.1.2.2.1.1 DCCH<br>4.1.2.2.1.2 AMR TFCS#2<br>4.1.2.2.2.2 | UL_AMR#2 | -        | -                                | - | - | - | - | - | - | - | - | - |
|   |                    | TR25.944<br>4.1.2.2.1.1 DCCH<br>4.1.2.2.1.2 AMR TFCS#3<br>4.1.2.2.2.2 | UL_AMR#3 | -        | -                                | - | - | - | - | - | - | - | - | - |
|   |                    | TR25.944<br>4.1.2.2.1.1 DCCH<br>4.1.2.2.1.6 ISDN<br>4.1.2.2.2.2       | UL_ISDN  | -        | -                                | - | - | - | - | - | - | - | - | - |

### BS11657

Pattern Contents (No. 7:BS11657 )  
Channel combination :  
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 16  
(TEST MODEL 1 in 3G TS25.141 V5.7.0)  
ch1 : P-CCPCH + SCH  
ch2-3 : OFF  
ch4 : S-CCPCH  
ch5 : PICH  
ch6-11: OFF  
ch12 : CPICH  
additional ch : DPCCH x 16 ch  
Scrambling code number = 00h

- \* Scrambling code number = 10 HEX: BS116571
- \* Scrambling code number = 20 HEX: BS116572
- \* Scrambling code number = 30 HEX: BS116573

### BS13257

Pattern Contents (No. 8:BS13257 )  
Channel combination :  
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 32  
(TEST MODEL 1 in 3G TS25.141 V5.7.0)  
ch1 : P-CCPCH + SCH  
ch2-3 : OFF  
ch4 : S-CCPCH  
ch5 : PICH  
ch6-11: OFF  
ch12 : CPICH  
additional ch : DPCCH x 32 ch  
Scrambling code number = 00h

- BS132571
- BS132572
- BS132573

### BS16457

Pattern Contents (No. 9:BS16457 )  
Channel combination :  
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 64  
(TEST MODEL 1 in 3G TS25.141 V5.7.0)  
ch1 : P-CCPCH + SCH  
ch2-3 : OFF  
ch4 : S-CCPCH  
ch5 : PICH  
ch6-11: OFF  
ch12 : CPICH  
additional ch : DPCCH x 64 ch  
Scrambling code number = 00h

- \* Scrambling code number = 10 HEX: BS164571
- \* Scrambling code number = 20 HEX: BS164572
- \* Scrambling code number = 30 HEX: BS164573

### BS257

Pattern Contents (No.10:BS257 )  
Channel combination :  
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 3  
(TEST MODEL 2 in 3G TS25.141 V5.7.0)  
ch1 : P-CCPCH + SCH  
ch2-3 : OFF  
ch4 : S-CCPCH  
ch5 : PICH  
ch6-11: OFF  
ch12 : CPICH  
additional ch : DPCCH x 3 ch  
Scrambling code number = 00h

- BS2571
- BS2572
- BS2573

### BS31657

Pattern Contents (No.11:BS31657 )  
Channel combination :  
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 16  
(TEST MODEL 3 in 3G TS25.141 V5.7.0)  
ch1 : P-CCPCH + SCH  
ch2-3 : OFF  
ch4 : S-CCPCH  
ch5 : PICH  
ch6-11: OFF  
ch12 : CPICH  
additional ch : DPCCH x 16 ch  
Scrambling code number = 00h

- \* Scrambling code number = 10 HEX: BS316571
- \* Scrambling code number = 20 HEX: BS316572
- \* Scrambling code number = 30 HEX: BS316573

### BS33257

Pattern Contents (No.12:BS33257 )  
Channel combination :  
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 32  
(TEST MODEL 3 in 3G TS25.141 V5.7.0)  
ch1 : P-CCPCH + SCH  
ch2-3 : OFF  
ch4 : S-CCPCH  
ch5 : PICH  
ch6-11: OFF  
ch12 : CPICH  
additional ch : DPCCH x 32 ch  
Scrambling code number = 00h

- BS332571
- BS332572
- BS332573

- \* P-CCPCH: TS25.141 6.1.1.6.1 P-CCPCH に準拠
- \* PICH: TS25.141 6.1.1.6.2 PICH に準拠

## BS457

```

Pattern Contents (No.13:BS457 )
Channel combination :
P-CCPCH + SCH + CPICH
(TEST MODEL 4 in 3G TS25.141 V5.7.0)
ch1 : P-CCPCH + SCH
ch2-11: OFF
ch12 : CPICH
additional ch : OFF

```

- \* Scrambling code number = 10 HEX: BS4571
- \* Scrambling code number = 20 HEX: BS4572
- \* Scrambling code number = 30 HEX: BS4573

## BS5\_257

```

Pattern Contents (No.14:BS5_257 )
Channel combination : (ver1.02)
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 6
+ HS-SCCH x 2 + HS-DSCH x 2
(TEST MODEL 5 in 3G TS25.141 V5.7.0)
ch1-12: OFF
additional ch : All Channels
Scrambling code number = 00h

```

- BS5\_2571
- BS5\_2572
- BS5\_2573

## BS5\_457

```

Pattern Contents (No.15:BS5_457 )
Channel combination : (ver1.02)
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 14
+ HS-SCCH x 2 + HS-DSCH x 4
(TEST MODEL 5 in 3G TS25.141 V5.7.0)
ch1-12: OFF
additional ch : All Channels
Scrambling code number = 00h

```

- \* Scrambling code number = 10 HEX: BS5\_4571
- \* Scrambling code number = 20 HEX: BS5\_4572
- \* Scrambling code number = 30 HEX: BS5\_4573

## BS5\_857

```

Pattern Contents (No.16:BS5_857 )
Channel combination : (ver1.02)
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 30
+ HS-SCCH x 2 + HS-DSCH x 8
(TEST MODEL 5 in 3G TS25.141 V5.7.0)
ch1-12: OFF
additional ch : All Channels
Scrambling code number = 00h

```

- BS5\_8571
- BS5\_8572
- BS5\_8573

## B11657d

```

Pattern Contents (No. 1:B11657d )
Channel combination : 2 multi-carrier signal
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 16
(TEST MODEL 5 in 3G TS25.141 V5.7.0) (ver1.02)
ch1-12: OFF
additional ch : 2 multi-carrier signal
carrier1:Scrambling code number = 00h
offset frequency = -2.5MHz
carrier2:Scrambling code number = 10h
offset frequency = +2.5MHz

```

- \* Scrambling code number = 20,30 HEX: BS11657d2

## B13257d

```

Pattern Contents (No. 2:B13257d )
Channel combination : 2 multi-carrier signal
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 32
(TEST MODEL 5 in 3G TS25.141 V5.7.0) (ver1.02)
ch1-12: OFF
additional ch : 2 multi-carrier signal
carrier1:Scrambling code number = 00h
offset frequency = -2.5MHz
carrier2:Scrambling code number = 10h
offset frequency = +2.5MHz

```

- BS13257d2

- \* P-CCPCH: TS25.141 6.1.1.6.1 P-CCPCH に準拠
- \* PICH: TS25.141 6.1.1.6.2 PICH に準拠

B16457d

```

Pattern Contents (No. 3:B16457d )
Channel combination : 2 multi-carrier signal
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 64
(TEST MODEL 5 in 3G TS25.141 V5.7.0) (ver1.02)
ch1-12: OFF
additional ch : 2 multi-carrier signal
carrier1:Scrambling code number = 80h
offset frequency = -2.5MHz
carrier2:Scrambling code number = 10h
offset frequency = +2.5MHz

```

B5\_257d

```

Pattern Contents (No. 4:B5_257d )
Channel combination : 2 multi-carrier signal
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 6
+ HS-SCCH x 2 + HS-DSCH x 2
(TEST MODEL 5 in 3G TS25.141 V5.7.0) (ver1.02)
ch1-12: OFF
additional ch : 2 multi-carrier signal
carrier1:Scrambling code number = 80h
offset frequency = -2.5MHz
carrier2:Scrambling code number = 10h
offset frequency = +2.5MHz

```

\* Scrambling code number = 20,30 HEX: B516457d2

B5\_257d2

B5\_457d

```

Pattern Contents (No. 5:B5_457d )
Channel combination : 2 multi-carrier signal
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 14
+ HS-SCCH x 2 + HS-DSCH x 4
(TEST MODEL 5 in 3G TS25.141 V5.7.0) (ver1.02)
ch1-12: OFF
additional ch : 2 multi-carrier signal
carrier1:Scrambling code number = 80h
offset frequency = -2.5MHz
carrier2:Scrambling code number = 10h
offset frequency = +2.5MHz

```

B5\_857d

```

Pattern Contents (No. 6:B5_857d )
Channel combination : 2 multi-carrier signal
P-CCPCH + SCH + PICH + S-CCPCH + CPICH + DPCCH x 30
+ HS-SCCH x 2 + HS-DSCH x 8
(TEST MODEL 5 in 3G TS25.141 V5.7.0) (ver1.02)
ch1-12: OFF
additional ch : 2 multi-carrier signal
carrier1:Scrambling code number = 80h
offset frequency = -2.5MHz
carrier2:Scrambling code number = 10h
offset frequency = +2.5MHz

```

\* Scrambling code number = 20,30 HEX: B5\_457d2

B5\_857d2

\* P-CCPCH: TS25.141 6.1.1.6.1 P-CCPCH に準拠

\* PICH: TS25.141 6.1.1.6.2 PICH に準拠

## DL\_C31

```

Pattern Contents (No.18:DL_C31 )
Channel combination : TS25.101 V3.6.0 Annex C3.1
for Reference sensitivity level

ch1 : P-CCPCH + P/S-SCH
ch2-3 : OFF
ch4 : DL-DPCH (30 kbps)
      3G TS25.211 V3.6.0, TS25.212,213 V3.5.0
      3G TS25.101 V3.6.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
ch5 : PICH
ch6 : CPICH
ch7-12: OFF
Add ch: OFF

```

## D32T18s0

```

Pattern Contents (No. 5:D32T18s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
for Performance requirement
Demodulation of DCH TEST1 (BLER=10-2)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.211 V3.7.0, TS25.212,213 v3.6.0
      3G TS25.101 v3.7.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
ch5 : PICH
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
      Scrambling code number = 80h

```

## D32T28s0

```

Pattern Contents (No. 6:D32T28s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
for Performance requirement
Demodulation of DCH TEST2 (BLER=10-2)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (120 kbps)
      3G TS25.211 V3.7.0, TS25.212,213 V3.6.0
      3G TS25.101 V3.7.0 Annex A.3.2
      DL reference measurement channel 64 kbps
ch5 : PICH
ch6 : CPICH
ch2-3, ch7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
      Scrambling code number = 80h

```

- \* Scrambling code number = 80 HEX: D32T18s8
- \* Scrambling code number = 90 HEX: D32T18s9

- D32T28s8
- D32T28s9

## D32T38s0

```

Pattern Contents (No. 7:D32T38s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
for Performance requirement
Demodulation of DCH TEST3 (BLER=10-2)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (240 kbps)
      3G TS25.211 V3.7.0, TS25.212,213 V3.6.0
      3G TS25.101 V3.7.0 Annex A.3.3
      DL reference measurement channel 144 kbps
ch5 : PICH
ch6 : CPICH
ch2-3, ch7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
      Scrambling code number = 80h

```

## D32T48s0

```

Pattern Contents (No. 8:D32T48s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
for Performance requirement
Demodulation of DCH TEST4 (BLER=10-2)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (480 kbps)
      3G TS25.211 V3.7.0, TS25.212,213 v3.6.0
      3G TS25.101 v3.7.0 Annex A.3.4
      DL reference measurement channel 384 kbps
ch5 : PICH
ch6 : CPICH
ch2-3, ch7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
      Scrambling code number = 80h

```

- \* Scrambling code number = 80 HEX: D32T38s8
- \* Scrambling code number = 90 HEX: D32T38s9

- D32T48s8
- D32T48s9

- \* P-CCPCH: BCH に 11bit の SFN がマッピング
- \* DL\_DPCH: DPCH\_Ec/Ior は、Demodulation of DCH の BLER=10<sup>-2</sup> に一致
- \* PICH: TS25.141 6.1.1.6.2 PICH に準拠
- \* OCNS: コードごとに初期値にオフセットを付けた PN9  
PN9 を frame 毎にリセットした 1 frame 周期の OCNS

## DL\_INTR

Pattern Contents (No.19:DL\_INTR )  
 Channel combination : TS25.101 V3.8.0 Annex C.4  
 for Modulation Interfere  
 ch1 : P-CCPCH + SCH  
 ch2-3 : OFF  
 ch4 : OFF  
 ch5 : PICH  
 ch6-11: OFF  
 ch12 : CPICH  
 additional ch : OCNS (TS25.101 V3.8.0 table C.6)  
 Scrambling code number = 2000h

\* SCH: S-SCH の SSC は Group 0

## 4Ps0

Pattern Contents (No. 1:4Ps0 )  
 Channel combination : TS25.101 V5.4.0 Annex C3.5  
 for Performance requirement Demodulation of DCH  
 in multi-path fading propagation condition TEST1  
 ch1 : P-CCPCH + P/S-SCH  
 ch4 : DPCH (30 kbps)  
 3G TS25.141 V5.4.0 Annex A.4A  
 DL RNC using DPCH with 4 pilot bits  
 as phase reference  
 ch5 : PICH  
 ch6 : CPICH  
 ch2-3, ch7-12: OFF  
 Add ch: OCNS (TS25.101 V5.4.0 table C.6)  
 Scrambling code number = 00h

\* Scrambling code number = 80 HEX: 4Ps8

\* Scrambling code number = 90 HEX: 4Ps9

## OTD1s0

Pattern Contents (No.20:OTD1s0 )  
 Channel combination : TS25.101 V5.4.0 Annex C3.3  
 for Performance requirement Demodulation of DCH in  
 open-loop transmit diversity mode TEST1 antenna 1  
 ch1 : P-CCPCH + P/S-SCH (TSTD)  
 ch2 : CPICH  
 ch4 : DL-DPCH (30 kbps)  
 3G TS25.101 v5.4.0 Annex A.3.1  
 DL reference measurement channel 12.2 kbps  
 ch5 : PICH  
 ch3, 6-12: OFF  
 Add ch: OCNS (TS25.101 V5.4.0 table C.6)  
 Scrambling code number = 00h

\* Scrambling code number = 80 HEX: OTD1s8

\* Scrambling code number = 90 HEX: OTD1s9

\* OCNS: STTD エンコーディングされてない

## OTD2s0

Pattern Contents (No.21:OTD2s0 )  
 Channel combination : TS25.101 V5.4.0 Annex C3.3  
 for Performance requirement Demodulation of DCH in  
 open-loop transmit diversity mode TEST1 antenna 2  
 ch1 : P-CCPCH + P/S-SCH (TSTD)  
 ch2 : CPICH  
 ch4 : DL-DPCH (30 kbps)  
 3G TS25.101 v5.4.0 Annex A.3.1  
 DL reference measurement channel 12.2 kbps  
 ch5 : PICH  
 ch3, 6-12: OFF  
 Add ch: OCNS (TS25.101 V5.4.0 table C.6)  
 Scrambling code number = 00h

OTD2s8

OTD2s9

\* P-CCPCH: BCH に 11bit の SFN がマッピング

\* PICH: TS25.141 6.1.1.6.2 PICH に準拠

\* OCNS: コードごとに初期値にオフセットを付けた PN9  
 PN9 を frame 毎にリセットした 1 frame 周期の OCNS

## DCP11540

```

Pattern Contents (No.12:DCP11540)
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Downlink compressed mode Test1

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (Normal frame)
ch5 : DL-DPCH (Compressed frame)
      TS25.101 V5.4.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
      TS25.101 V5.4.0 Annex A.5 pattern 1 set 1
ch6 : CPICH
ch12 : PICH (32bit "FFFF0000" repeat)
ch2-3, 7-11: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)

```

- \* Scrambling code number = 80 HEX: [DCP11548](#)
- \* Scrambling code number = 90 HEX: [DCP11549](#)

## DCP12540

```

Pattern Contents (No.13:DCP12540)
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Downlink compressed mode Test1

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (Normal frame)
ch5 : DL-DPCH (Compressed frame)
      TS25.101 V5.4.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
      TS25.101 V5.4.0 Annex A.5 pattern 1 set 2
ch6 : CPICH
ch12 : PICH (32bit "FFFF0000" repeat)
ch2-3, 7-11: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)

```

- [DCP12548](#)
- [DCP12549](#)

## DCP21540

```

Pattern Contents (No.14:DCP21540)
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Downlink compressed mode Test1

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (Normal frame)
ch5 : DL-DPCH (Compressed frame)
      TS25.101 V5.4.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
      TS25.101 V5.4.0 Annex A.5 pattern 2 set 1
ch6 : CPICH
ch12 : PICH (32bit "FFFF0000" repeat)
ch2-3, 7-11: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)

```

- \* Scrambling code number = 80 HEX: [DCP21548](#)
- \* Scrambling code number = 90 HEX: [DCP21549](#)

## DCP22540

```

Pattern Contents (No.15:DCP22540)
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Downlink compressed mode Test1

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (Normal frame)
ch5 : DL-DPCH (Compressed frame)
      TS25.101 V5.4.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
      TS25.101 V5.4.0 Annex A.5 pattern 2 set 2
ch6 : CPICH
ch12 : PICH (32bit "FFFF0000" repeat)
ch2-3, 7-11: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)

```

- [DCP22548](#)
- [DCP22549](#)

## DCP23540

```

Pattern Contents (No.16:DCP23540)
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Downlink compressed mode Test1

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (Normal frame)
ch5 : DL-DPCH (Compressed frame)
      TS25.101 V5.4.0 Annex A.3.1
      DL reference measurement channel 12.2 kbps
      TS25.101 V5.4.0 Annex A.5 pattern 2 set 3
ch6 : CPICH
ch12 : PICH (32bit "FFFF0000" repeat)
ch2-3, 7-11: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)

```

- \* Scrambling code number = 80 HEX: [DCP23548](#)
- \* Scrambling code number = 90 HEX: [DCP23549](#)

- \* P-CCPCH: BCH に 11bit の SFN がマッピング
- \* OCNS: コードごとに初期値にオフセットを付けた PN9  
PN9 を frame 毎にリセットした 1 frame 周期の OCNS

### BTFD1s0

```

Pattern Contents (No. 2:BTFD1s0 )
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Blind transport format detection (rate 1)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.101 v5.4.0 Annex A.4
      DL reference measurement channel
      for BTFD 12.2 kbps

ch5 : PICH
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)
      Scrambling code number = 00h

```

### BTFD2s0

```

Pattern Contents (No. 3:BTFD2s0 )
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Blind transport format detection (rate 2)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.101 v5.4.0 Annex A.4
      DL reference measurement channel
      for BTFD 7.95 kbps

ch5 : PICH
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)
      Scrambling code number = 00h

```

- \* Scrambling code number = 80 HEX: BTFD1s8
- \* Scrambling code number = 90 HEX: BTFD1s9

- BTFD2s8
- BTFD2s9

### BTFD3s0

```

Pattern Contents (No. 4:BTFD3s0 )
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Blind transport format detection (rate 3)

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.101 v5.4.0 Annex A.4
      DL reference measurement channel
      for BTFD 1.95 kbps

ch5 : PICH
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)
      Scrambling code number = 00h

```

### PCHs0

```

Pattern Contents (No.22:PCHs0 )
Channel combination : TS25.101 V5.4.0 Annex C3.2
for Performance requirement
Demodulation of PCH TEST1
ch1 : P-CCPCH + P/S-SCH
ch4 : PCH (30 kbps)
      3G TS25.101 V5.4.0 Annex A.6
      DL reference measurement channel for PCH

ch5 : PICH
ch6 : CPICH
ch2-3, ch7-12: OFF
Add ch: OCNS (TS25.101 V5.4.0 table C.6)
      Scrambling code number = 00h

```

- \* Scrambling code number = 80 HEX: BTFD3s8
- \* Scrambling code number = 90 HEX: BTFD3s9

- PCHs8
- PCHs9

- \* P-CCPCH: BCH に 11bit の SFN がマッピング
- \* PICH: TS25.141 6.1.1.6.2 PICH に準拠
- \* OCNS: コードごとに初期値にオフセットを付けた PN9  
PN9 を frame 毎にリセットした 1 frame 周期の OCNS

### F1P0s0

Pattern Contents (No.21:F1P0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=40h(P=5,0=1),Xrs=0,Xtbs=29h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC QPSK H-Set1 RV=0)  
Channelization Code = 1,2,3,4,5  
Scrambling code number = 00h

### F1A0s0

Pattern Contents (No.20:F1A0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=30h(P=4,0=1),Xrs=1,Xtbs=24h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC 16QAM H-Set1 RV=0)  
Channelization Code = 1,2,3,4  
Scrambling code number = 00h

### F2P0s0

Pattern Contents (No.23:F2P0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=40h(P=5,0=1),Xrs=0,Xtbs=29h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC QPSK H-Set2 RV=0)  
Channelization Code = 1,2,3,4,5  
Scrambling code number = 00h

### F2A0s0

Pattern Contents (No.22:F2A0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=30h(P=4,0=1),Xrs=1,Xtbs=24h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC 16QAM H-Set2 RV=0)  
Channelization Code = 1,2,3,4  
Scrambling code number = 00h

### F3P0s0

Pattern Contents (No.25:F3P0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=40h(P=5,0=1),Xrs=0,Xtbs=29h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC QPSK H-Set3 RV=0)  
Channelization Code = 1,2,3,4,5  
Scrambling code number = 00h

### F3A0s0

Pattern Contents (No.24:F3A0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=30h(P=4,0=1),Xrs=1,Xtbs=24h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC 16QAM H-Set3 RV=0)  
Channelization Code = 1,2,3,4  
Scrambling code number = 00h

### F4P0s0

Pattern Contents (No.26:F4P0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.01)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=40h(P=5,0=1),Xrs=0,Xtbs=29h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC QPSK H-Set4 RV=0)  
Channelization Code = 1,2,3,4,5  
Scrambling code number = 00h

### F5P0s0

Pattern Contents (No.27:F5P0s0 )  
Channel combination : TS25.101 V5.7.0 Annex C5.1  
for Performance requirement HSDPA (ver. 1.00)

ch1 : P-CCPCH + P/S-SCH  
ch2 : CPICH  
ch4 : DL-DPCH (RMC 12.2kbps)  
ch5 : HS-SCCH (Xccs=40h(P=5,0=1),Xrs=0,Xtbs=29h,  
Xmap=0to5,Xrv=0,Xnd=0/1,Xue=0)  
ch6-11: OCNS (PN9)  
ch12 : PICH (Dummy)  
Add ch: HS-PSCH (FRC QPSK H-Set5 RV=0)  
Channelization Code = 1,2,3,4,5  
Scrambling code number = 00h

- \* P-CCPCH: BCH に 11bit の SFN がマッピング
- \* DL\_DPCH: DPCH\_Ec/Ior は、Demodulation of DCH の BLER=10<sup>-2</sup> に一致
- \* PICH: TS25.141 6.1.1.6.2 PICH に準拠

\* HS-PDSCH: PN15 を HS-DSCH の TTI 毎にリセットした 6 frame (30 subframe) 周期の HS-PDSCH

\* DTX (発生オフ)

\* HS-PDSCH: PN15 を HS-DSCH の TTI 毎にリセットした 6 frame (30 subframe) 周期の HS-PDSCH

### DAMR18s0

```

Pattern Contents (No. 9:DAMR18s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
TR25.944 V3.5.0 DL AMR speech TFCS #1

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.211 V3.7.0,TS25.212,213 V3.6.0
      3G TR25.944 V3.5.0 4.1.1.3.1.1 DCDH
      4.1.1.3.1.2 AMR TFCS #1
      4.1.1.3.2.2
ch5 : PICH (3G TS25.141 V3.6.0 6.1.1.6.2 PICH)
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
Scrambling code number = 00h

```

### DAMR28s0

```

Pattern Contents (No.10:DAMR28s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
TR25.944 V3.5.0 DL AMR speech TFCS #2

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.211 V3.7.0,TS25.212,213 V3.6.0
      3G TR25.944 V3.5.0 4.1.1.3.1.1 DCDH
      4.1.1.3.1.2 AMR TFCS #2
      4.1.1.3.2.2
ch5 : PICH (3G TS25.141 V3.6.0 6.1.1.6.2 PICH)
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
Scrambling code number = 00h

```

- \* Scrambling code number = 80 HEX: DAMR18s8 DAMR28s8
- \* Scrambling code number = 90 HEX: DAMR18s9 DAMR28s9

### DAMR38s0

```

Pattern Contents (No.11:DAMR38s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
TR25.944 V3.5.0 DL AMR speech TFCS #3

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (30 kbps)
      3G TS25.211 V3.7.0,TS25.212,213 V3.6.0
      3G TR25.944 V3.5.0 4.1.1.3.1.1 DCDH
      4.1.1.3.1.2 AMR TFCS #3
      4.1.1.3.2.2
ch5 : PICH (3G TS25.141 V3.6.0 6.1.1.6.2 PICH)
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
Scrambling code number = 00h

```

### DISDN8s0

```

Pattern Contents (No.17:DISDN8s0)
Channel combination : TS25.101 V3.8.0 Annex C3.2
TR25.944 V3.5.0 DL ISDN

ch1 : P-CCPCH + P/S-SCH
ch4 : DL-DPCH (120 kbps)
      3G TS25.211 V3.7.0,TS25.212,213 V3.6.0
      3G TR25.944 V3.5.0 4.1.1.3.1.1 DCDH
      4.1.1.3.1.6 ISDN
      4.1.1.3.2.5
ch5 : PICH (3G TS25.141 V3.6.0 6.1.1.6.2 PICH)
ch6 : CPICH
ch2-3, 7-12: OFF
Add ch: OCNS (TS25.101 V3.8.0 table C.6)
Scrambling code number = 00h

```

- \* Scrambling code number = 80 HEX: DAMR38s8 DISDN8s8
- \* Scrambling code number = 90 HEX: DAMR38s9 DISDN8s9

- \* P-CCPCH: BCH に 11bit の SFN がマッピング
- \* DL\_DPCH: DPCH\_Ec/Ior は、Demodulation of DCH の BLER=10<sup>-2</sup> に一致
- \* PICH: TS25.141 6.1.1.6.2 PICH に準拠
- \* OCNS: コードごとに初期値にオフセットを付けた PN9  
PN9 を frame 毎にリセットした 1 frame 周期の OCNS

### ULRMC12k

Pattern Contents (No. 8:ULRMC12k)  
Channel combination : TS25.104 V3.6.0 Annex A.2  
UL reference measurement channel for 12.2 kbps

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (60 kbps)  
3G TS25.211 V3.6.0, TS25.212,213 V3.5.0  
ch5-12: OFF  
Add ch: OFF

### ULRMC64k

Pattern Contents (No.11:ULRMC64k)  
Channel combination : TS25.104 V3.6.0 Annex A.3  
UL reference measurement channel for 64 kbps

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (240 kbps)  
3G TS25.211 V3.6.0, TS25.212,213 v3.5.0  
ch5-12: OFF  
Add ch: OFF

### ULRMC144

Pattern Contents (No. 9:ULRMC144)  
Channel combination : TS25.104 V3.6.0 Annex A.4  
UL reference measurement channel for 144 kbps

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (480 kbps)  
3G TS25.211 V3.5.0, TS25.212,213 V3.5.0  
ch5-12: OFF  
Add ch: OFF

### ULRMC384

Pattern Contents (No.10:ULRMC384)  
Channel combination : TS25.104 V3.6.0 Annex A.5  
UL reference measurement channel for 384 kbps

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (960 kbps)  
3G TS25.211 V3.6.0, TS25.212,213 V3.5.0  
ch5-12: OFF  
Add ch: OFF

## PRE

```

Pattern Contents (No. 3:PRE      )
Channel combination : TS25.141 V5.4.0 Annex A.8
UL reference measument channel
for UL RACH Preamble

ch1-3 : OFF
ch4   : UL RACH PREAMBLE
        Scramble=0 Signature=0
ch5-12: OFF
Add ch: OFF

```

## R168

```

Pattern Contents (No. 4:R168    )
Channel combination : TS25.141 V5.4.0 Annex A.7
UL reference measument channel
for UL RACH 168bits

ch1-3,6-12: OFF
ch4,5      : UL RACH 168bits
            TFCI=0 Scramble=0 Signature=0

```

## R360

```

Pattern Contents (No. 5:R360    )
Channel combination : TS25.141 V5.4.0 Annex A.7
UL reference measument channel
for UL RACH 360bits

ch1-3,6-12: OFF
ch4,5      : UL RACH 360bits
            TFCI=0 Scramble=0 Signature=0

```

## C168

```

Pattern Contents (No. 1:C168    )
Channel combination : TS25.141 V5.4.0 Annex A.8
UL reference measument channel
for UL CPCH 168bits

ch1-3,6-12: OFF
ch4,5      : UL CPCH 168bits
            TFCI=0 Scramble=0,8192 Signature=0

```

## C360

```

Pattern Contents (No. 2:C360    )
Channel combination : TS25.141 V5.4.0 Annex A.8
UL reference measument channel
for UL CPCH 360bits

ch1-3,6-12: OFF
ch4,5      : UL CPCH 360bits
            TFCI=0 Scramble=0,8192 Signature=0

```

## SSDTa

```

Pattern Contents (No. 6:SSDTa   )
Channel combination : TS25.141 V5.4.0 Annex A.2
UL reference measument channel
for 12.2 kbps (SSDT)

ch1-3 : OFF
ch4   : DPCPCH (60 kbps)
ch5   : DPCCH slot format = #4 Cell ID "A"
ch6-12: OFF
Add ch: OFF

```

## SSDTb

```

Pattern Contents (No. 7:SSDTb   )
Channel combination : TS25.141 V5.4.0 Annex A.2
UL reference measument channel
for 12.2 kbps (SSDT)

ch1-3 : OFF
ch4   : DPCPCH (60 kbps)
ch5   : DPCCH slot format = #4 Cell ID "B"
ch6-12: OFF
Add ch: OFF

```

### UL\_AMR#1

Pattern Contents (No.12:UL\_AMR#1)  
Channel combination : TS25.104 V3.6.0 Annex A.1  
TR25.944 V3.4.0 UL AMR speech TFCS #1

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (60 kbps)  
3G TS25.211 V3.6.0,TS25.212,213 V3.5.0  
3G TR25.944 v3.4.0 4.1.2.2.1.1 DCCCH  
4.1.2.2.1.2 AMR TFCS #1  
4.1.2.2.2.2

ch5-12: OFF  
Add ch: OFF

### UL\_AMR#2

Pattern Contents (No.13:UL\_AMR#2)  
Channel combination : TS25.104 V3.6.0 Annex A.1  
TR25.944 V3.4.0 UL AMR speech TFCS #2

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (60 kbps)  
3G TS25.211 V3.6.0,TS25.212,213 V3.5.0  
3G TR25.944 v3.4.0 4.1.2.2.1.1 DCCCH  
4.1.2.2.1.2 AMR TFCS #2  
4.1.2.2.2.2

ch5-12: OFF  
Add ch: OFF

### UL\_AMR#3

Pattern Contents (No.14:UL\_AMR#3)  
Channel combination : TS25.104 V3.6.0 Annex A.1  
TR25.944 V3.4.0 UL AMR speech TFCS #3

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (60 kbps)  
3G TS25.211 V3.6.0,TS25.212,213 V3.5.0  
3G TR25.944 v3.4.0 4.1.2.2.1.1 DCCCH  
4.1.2.2.1.2 AMR TFCS #3  
4.1.2.2.2.2

ch5-12: OFF  
Add ch: OFF

### UL\_ISDN

Pattern Contents (No.15:UL\_ISDN )  
Channel combination : TS25.104 V3.6.0 Annex A.1  
TR25.944 V3.4.0 UL ISDN

ch1 : DPCCH slot format = #0  
ch2-3 : OFF  
ch4 : DPDPCH (240 kbps)  
3G TS25.211 V3.6.0,TS25.212,213 V3.5.0  
3G TR25.944 v3.4.0 4.1.2.2.1.1 DCCCH  
4.1.2.2.1.6 ISDN  
4.1.2.2.2.5

ch5-12: OFF  
Add ch: OFF



お見積り、ご注文、修理などのお問い合わせは下記まで。記載事項はおことわりなしに変更することがあります。

## アンリツ株式会社

<http://www.anritsu.co.jp>

|             |                 |           |                                       |
|-------------|-----------------|-----------|---------------------------------------|
| 本 社         | TEL046-223-1111 | 〒243-8555 | 神奈川県厚木市恩名5-1-1                        |
| 第1営業本部      |                 |           |                                       |
| 第1営業部       | 046-296-1202    | 243-0016  | 神奈川県厚木市田村町8-5                         |
| 第2営業部       | 046-296-1202    | 243-0016  | 神奈川県厚木市田村町8-5                         |
| 第2営業本部      |                 |           |                                       |
| 第1営業部       | 046-296-1203    | 243-0016  | 神奈川県厚木市田村町8-5                         |
| 第2営業部       | 03-5320-3560    | 160-0023  | 東京都新宿区西新宿6-14-1 新宿グリーンタワービル           |
| 第3営業部       | 03-5320-3567    | 160-0023  | 東京都新宿区西新宿6-14-1 新宿グリーンタワービル           |
| 第3営業本部      |                 |           |                                       |
| 第1営業部       | 046-296-1205    | 243-0016  | 神奈川県厚木市田村町8-5                         |
| 第2営業部       | 03-5320-3551    | 160-0023  | 東京都新宿区西新宿6-14-1 新宿グリーンタワービル           |
| 北海道支店       | 011-231-6228    | 060-0042  | 札幌市中央区大通西5-8 昭和ビル                     |
| 東北支店        | 022-266-6131    | 980-0811  | 仙台市青葉区一番町2-3-20 第3日本オフィスビル            |
| 関東支社        | 048-600-5651    | 330-0081  | さいたま市中央区新都心4-1 FSKビル                  |
| 東関東支店       | 029-825-2800    | 300-0034  | 土浦市港町1-7-23 ホービル1号館                   |
| 千葉営業所       | 043-351-8151    | 261-0023  | 千葉市美浜区中瀬1-7-1<br>住友ケミカルエンジニアリングセンタービル |
| 新潟支店        | 025-243-4777    | 950-0916  | 新潟市中央区米山3-1-63 マルヤマビル                 |
| 東京支店(官公庁担当) | 03-5320-3559    | 160-0023  | 東京都新宿区西新宿6-14-1 新宿グリーンタワービル           |
| 中部支社        | 052-582-7281    | 450-0002  | 名古屋市中村区名駅3-22-4 みどり名古屋ビル              |
| 関西支社        | 06-6391-0111    | 532-0003  | 大阪市淀川区宮原4-1-14 住友生命新大阪北ビル             |
| 東大阪支店       | 06-6787-6677    | 577-0066  | 東大阪市高井田本通7-7-19 昌利ビル                  |
| 中国支店        | 082-263-8501    | 732-0052  | 広島市東区光町1-10-19 日本生命光町ビル               |
| 四国支店        | 087-861-3162    | 760-0055  | 高松市観光通2-2-15 第2ダイヤビル                  |
| 九州支店        | 092-471-7655    | 812-0016  | 福岡市博多区博多駅南1-3-11 博多南ビル                |



古紙配合率70%再生紙を使用しています。

計測器の使用法、その他についてのお問い合わせは下記まで。

### 計測サポートセンター



TEL: 0120-827-221、FAX: 0120-542-425

受付時間／9：00～17：00、月～金曜日(当社休業日を除く)

E-mail: MDVPOST@cc.anritsu.co.jp

●ご使用前に取扱説明書をよくお読みの上、正しくお使いください。

0704

■本製品を国外に持ち出すときは、外国為替および外国貿易法の規定により、日本国政府の輸出許可または役務取引許可が必要となる場合があります。また、米国の輸出管理規則により、日本からの再輸出には米国商務省の許可が必要となる場合がありますので、必ず弊社の営業担当までご連絡ください。

No. MX368041A/B-J-I-2-(13.00) 

2005-2 AKD